

## **Synplicity und NEC Electronics unterzeichnen OEM-Abkommen über physikalische Synthese für ISSP Structured ASICs**

### **NEC Electronics integriert Amplify ISSP Software in OpenCAD Entwicklungsumgebung für ISSP Structured ASICs**

**SUNNYVALE, Kalifornien und KAWASAKI, Japan — 24. Mai, 2004** — NEC Electronics Corp. (TSE: 6723), ein weltweit führender Anbieter von Halbleiterlösungen, und Synplicity, Inc. (Nasdaq: SYNP), ein führender Softwareanbieter für die Halbleiterentwicklung und -verifizierung, haben heute ein weltweites OEM-Abkommen unterzeichnet, nach dem NEC Electronics eine Lizenz für den Amplify® ISSP Physical Optimzier™ von Synplicity im Paket mit der OpenCAD® Entwicklungsumgebung zur Entwicklung von Structured ASICs im Rahmen der Instant Silicon Solution Platform™ (ISSP™) anbieten wird. Die Amplify ISSP Software für die physikalische Synthese ist das Ergebnis einer fast zwei Jahre dauerenden gemeinsamen Entwicklungsarbeit und bietet den gemeinsamen Kunden eine einzigartige, maßgeschneiderte Lösung zur physikalischen Synthese von ISSP-1 (150 nm) und ISSP-90 (90 nm) Structured ASICs von NEC Electronics.

Im Rahmen dies Abkommens wird NEC Electronics die Amplify ISSP Software allen ihren ISSP-Kunden als die bevorzugte Entwicklungs-Komplettlösung für die physikalische Synthese zur Verfügung stellen. In den nächsten 12 Monaten wird NEC Electronics Amplify ISSP als Bestandteil ihrer OpenCAD Toolsuite bündeln. NEC Electronics und Synplicity sind davon überzeugt dass sich dieses Abkommen für ihre gemeinsamen Kunden in besseren Ergebnissen und schnellerer Timing Closure für ihre ISSP-Bausteine niederschlagen wird. Darüber hinaus wird Amplify ISSP den Designflow rationalisieren und zu kurzen Layoutzeiten und vorhersehbarem Timing Closure beitragen.

“Wir empfehlen ISSP-Kunden unsere OpenCAD Entwicklungsumgebung, wenn sie hervorragende Ergebnisse und schnelleres Timing Closure erzielen wollen,” sagte Dr. Hitoshi Yoshizawa, Partner Program Executive, 1st System Operations Unit, NEC Electronics Corporation. “Ein wesentlicher Grund für den Erfolg unserer OpenCAD Toolsuite

beruht auf dem nahtlosen Zusammenspiel zwischen Spitzenprodukten von Drittfirmen und leistungsfähigen proprietären Softwarewerkzeugen von NEC Electronics. Die Integration der Amplify ISSP Software, die einmalig in den NRE-Kosten zu berücksichtigen ist, erlaubt uns unseren Kunden eine komplette Entwicklungslösung für die physikalische Synthese zur Verfügung zu stellen, mit denen sich auch anspruchsvollste ISSP-Leistungskriterien erreichen lassen. Wir freuen uns auf die Partnerschaft mit Synplicity, zumal wir bereits eine wachsende Anzahl von ISSP-Designstarts in Aussicht haben.“

Die Entwicklungsumgebung für ISSP-Bausteine, die OpenCAD Toolsuite von NEC Electronics, stellt Kunden leicht verständliche und effiziente Werkzeuge zur Verfügung, um fertige ISSP-Designs (RTL nach Placed-Gates) zur Übergabe an von NEC Electronics autorisierte Systemhäuser für Backend Detailed Routing zu erstellen. Die Integration der Amplify ISSP Software innerhalb der OpenCAD Entwicklungsumgebung bietet ISSP-Kunden eine hochproduktive Lösung zur physikalischen Synthese, die bereits nach einem Durchlauf optimale Ergebnisse zur Weiterverarbeitung liefert.

“Seit fast zwei Jahren entwickeln wir gemeinsam mit NEC Electronics eine kundenspezifische Synthese- und physikalische Synthese-Software um damit ISSP Structured ASICs zu unterstützen,” sagte Bernard Aronson, President und CEO, Synplicity, Inc. “Wir glauben dass die OpenCAD Toolsuite von NEC Electronics ISSP-Entwicklern eine ideale Entwicklungsumgebung zur Verfügung stellt um Designanforderungen hinsichtlich Leistung, Wirtschaftlichkeit und Entwicklungszeit zu erfüllen und wir glauben dass die Bündelung der Amplify ISSP Software mit der OpenCAD Toolsuite Kunden rasch zu hochoptimierten Designs zu wesentlich niedrigeren Kosten verhelfen wird. Wir freuen uns, dass NEC Electronics die Amplify ISSP Software als Synthesewerkzeug für ihre OpenCAD Entwicklungsumgebung gewählt hat und stehen zu unserem Engagement, unseren gemeinsamen Kunden weiterhin Spitzensynthesewerkzeuge zu liefern.“

### **Verfügbarkeit**

Ab Mai 2004 werden ISSP-1-Kunden eine Lizenz der Amplify ISSP Software mit 6-monatiger Gültigkeit bei Unterschreibung eines ISSP-Entwicklungsvertrags mit NEC Electronics erhalten. Ab August 2004 werden ISSP-90-Kunden eine Lizenz der Amplify ISSP

Software mit 6-monatiger Gültigkeit als Bestandteil der OpenCAD Entwicklungsumgebung bei Unterschreibung eines ISSP-Entwicklungsvertrags mit NEC Electronics erhalten. Zusätzliche Amplify ISSP Softwarelizenzen können direkt von Synplicity bezogen werden. Weitere Information über die OpenCAD Toolsuite ist von NEC Electronics unter <http://www.necel.com> erhältlich. Weitere Information über die Amplify ISSP Software ist von Synplicity unter <http://www.synplicity.com> erhältlich. Verfügbarkeit unter Vorbehalt.

### **Amplify ISSP Software von Synplicity**

Der Amplify ISSP Physical Optimizer erweitert die gemeinsam seit Juni 2002 unternommenen Anstrengungen in F&E von NEC Electronics und Synplicity. Die Software dient der automatischen Speicherblockplatzierung, der gleichzeitigen Full-Chip (Top-down) Legalized Platzierung und kundenspezifischen physikalischen Synthese, der Timing-Analyse und der ISSP-spezifischen Datenpfad- und Arithmetic-Operator-Generierung. Die Software kann ISSP-Designs beliebiger Größe linear verarbeiten. Eine Zerlegung des Entwurfs zur Synthese entfällt, bedeutend verbesserte Platzausnutzung und Laufzeitverhalten sind die Folge. Die enge Korrelation zur Place-and-Route-Umgebung von NEC Electronics bedeutet dass Anwender von Amplify ISSP mit einem einzigen Durchlauf der Software auskommen.

### **ISSP Structured ASICs von NEC Electronics**

Die ISSP-Architektur wurde für die wachsende Anzahl von Anwendungen entwickelt, die eine höhere Komplexität und Leistung benötigen als mit einem FPGA möglich ist, aber nicht die hohen Entwicklungskosten von Standardzellen-ASICs verkraften können. Jedes ISSP-Entwicklungsprojekt beginnt mit einem vorgefertigten Master, das aus einem Array komplexer Multi-Gates, embedded IP-Kernen, integrierten Testschaltkreisen, Taktbereichen und Strompfaden besteht. Die oberen Metallisierungsschichten lassen sich schnell auslegen und fabrizieren um die spezifischen Anforderungen einer Entwicklung zu erfüllen. ISSP-basierte Produkte zeichnen sich durch eine geringere Stromaufnahme als vergleichbare FPGAs und außerdem durch niedrigere Einmalkosten als Standardzellen-ASICs aus.

## **Über NEC ELECTRONICS**

NEC Electronics Corporations (TSE: 6723) hat sich auf Halbleiterprodukte für hochentwickelte Technologielösungen spezialisiert. Dazu gehören Lösungen für Breitband- und Kommunikationsmärkte, Systemlösungen für die mobile Telefonie, PC-Peripherie, Automotive sowie der digitale Consumer-Bereich, und Plattformlösungen für eine breite Palette von Kundenanwendungen. NEC Electronics Corporation hat weltweit 25 Tochterunternehmen, darunter NEC Electronics America, Inc. ([www.necelam.com](http://www.necelam.com)) und NEC Electronics (Europe) GmbH ([www.ee.nec.de](http://www.ee.nec.de)). Neben Vermarktung, Vertrieb und Support von NEC Electronics Produkten in ihren jeweiligen Regionen, betreiben NEC Electronics America und NEC Electronics Europe auch lokale Fertigungsstätten in Roseville, Kalifornien bzw. Ballivor, Irland. NEC Electronics America für Nord-Amerika und NEC Electronics Europe für Europa sind darüber hinaus die alleinigen Absatz- und Marketing-Kanäle für NECs AM-LCD- und PDP-Module. Weitere Information über NEC Electronics weltweit finden Sie unter [www.necel.com](http://www.necel.com).

## **About Synplicity**

Synplicity® Inc. (Nasdaq: SYNP) is a leading supplier of innovative synthesis, verification and physical implementation software solutions that enable the rapid and effective design and verification of semiconductors. Synplicity's high-quality, high-performance tools significantly reduce costs and time-to-market for FPGA, Structured/Platform ASIC and cell-based/COT ASIC designers. The company's underlying Behavior Extracting Synthesis Technology® (BEST™), which is embedded in its logical, physical and verification tools, and has led to Synplicity's top position in FPGA synthesis, now provides the same fast runtimes and quality of results to ASIC and COT customers. The company's fast, easy-to-use products support industry standard design languages (VHDL and Verilog) and run on popular platforms. Synplicity employs over 270 people in its 20 facilities worldwide. Synplicity is headquartered in Sunnyvale, California. For more information visit <http://www.synplicity.com>.

## **Forward-Looking Statements**

This press release contains forward-looking statements including, but not limited to, statements regarding the performance and achievements of NEC Electronics Corporation's OpenCAD design environment and Synplicity's Amplify ISSP software in conjunction with NEC Electronics's OpenCAD design environment. In some cases, you will be able to identify forward-looking statements by terminology such as "may," "will," "should," "expects," "believes" or the negative of these terms or other comparable terminology. These statements are only

predictions and involve known and unknown risks, uncertainties and other factors that may cause the actual achievements or performance of the Amplify ISSP software or the OpenCAD design environment to differ materially from the forward-looking statements, including the performance and quality of Synplicity's software products relative to other comparable software (both individually and used in conjunction with third party software), latent defects, design flaws or other problems with the Amplify ISSP software or the OpenCAD design environment and the growth and changing technical requirements in the Structured ASIC market. For additional information and considerations regarding the risks faced by Synplicity, see its annual report on Form 10-K for the year ended December 31, 2003 as filed with the Securities and Exchange Commission, as well as other periodic reports filed with the SEC from time to time, including its quarterly reports on Form 10-Q. Although Synplicity believes that the expectations reflected in the forward-looking statements are reasonable, Synplicity cannot guarantee the future performance or achievements of its software. In addition, neither Synplicity nor any other person assumes responsibility for the accuracy or completeness of these forward-looking statements. Synplicity disclaims any obligation to update information contained in any forward-looking statement.

###

Synplicity, Behavior Extracting Synthesis Technology and Amplify are registered trademarks of Synplicity Inc. BEST is a trademark of Synplicity Inc. OpenCAD is a registered trademark and ISSP and Instant Silicon Solution Platform are trademarks of NEC Electronics Corporation in the United States and/or other countries. All other names mentioned herein are the trademarks or registered trademarks of their owners.

### **Presse Kontakt**

Synplicity Reader Contact:	Synplicity Press Contact:
Joe Gianelli	Steve Gabriel
Synplicity Inc.	Porter Novelli
408-215-6000	408-369-1500
jgianelli@synplicity.com	steve.gabriel@porternovelli.com

### **NEC Electronics Presse Kontakt**

Japan	United States	Europe
Sophie Yamamoto	Denise Viereck Garibaldi	Oliver Lüttgen
NEC Electronics Corp.	NEC Electronics America, Inc.	NEC Electronics GmbH
+81-44-435-1664	+408-588-6620	+ 49-211-6503-1469
sophie.yamamoto@necel.com	denise_garibaldi@necelam.com	luettgeno@ee.nec.de